日本国特許庁

PATENT OFFICE JAPANESE GOVERNMENT



別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 Date of Application:

1997年 5月15日

出 願 番 号 Application Number:

平成 9年特許願第140917号

出願人 Applicant (s):

株式会社半導体エネルギー研究所

1998年 3月 6日

特許庁長官 Commissioner, Patent Office



特平 9-140917

・【書類名】 特許願

·【整理番号】 P003628-01

【提出日】 平成 9年 5月15日

【あて先】 特許庁長官 殿

【国際特許分類】 C23C 16/00

H01L 21/00

【発明の名称】 成膜方法及び成膜装置

【請求項の数】 12

【発明者】

【住所又は居所】 神奈川県厚木市長谷398番地 株式会社半導体エネル

ギー研究所内

【氏名】 坂間 光範

【特許出願人】

【識別番号】 000153878

【氏名又は名称】 株式会社半導体エネルギー研究所

【代表者】 山崎 舜平

【手数料の表示】

【納付方法】 予納

【予納台帳番号】 002543

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【書類名】 明細書

【発明の名称】 成膜方法及び成膜装置

【特許請求の範囲】

【請求項1】

成膜ガスを供給した状態で高周波放電を行わせてプラズマを形成し成膜を行わ す第1の段階と、

成膜ガスから放電ガスに切り換えて引き続いて高周波放電を行わせて成膜を従 わないプラズマ形成を行う第2の段階と、

を有することを特徴とする成膜方法。

【請求項2】

請求項1において、

第1の段階と第2の段階とで雰囲気中の圧力を一定に保つことを特徴とする成 膜方法。

【請求項3】

請求項1において、

成膜ガスとしてシランが利用され、

放電ガスとして水素が利用されることを特徴とする成膜方法。

【請求項4】

請求項1において、

高周波放電は、平行平板型の電極間において行われ、

被形成面は接地電位に保持された電極側に配置されていることを特徴とする成膜方法。

【請求項5】

第2の段階を持続させる時間は、雰囲気が入れ代わる時間よりも長いことを特 徴とする成膜方法。

【請求項6】

成膜ガスを供給した状態で高周波放電を行わせてプラズマを形成して成膜を行う第1の段階と、

成膜ガスから放電ガスに切り換えて引き続いて高周波放電を行わせて成膜を従

わないプラズマ形成を行う第2の段階と、

を行う機能を有する成膜装置。

【請求項7】

請求項6において、

第1の段階と第2の段階とで雰囲気中の圧力を一定に保つ機能を有することを 特徴とする成膜装置。

【請求項8】

請求項6において、

成膜ガスとしてシランが供給され、

放電ガスとして水素が供給される機能を有する成膜装置。

【請求項9】

請求項6において、

平行平板型の電極構造を有し、

被形成面は接地電位に保持された電極側に配置されることを特徴とする成膜装置。

【請求項10】

平行平板型の電極間に高周波放電を起こしてプラズマ気相反応により成膜を行 う方法であって、

被形成面に自己バイアスが加わった状態で成膜用のガスの供給を停止し、同時 に放電用のガスを供給することで、成膜の終了後も被形成面に自己バイアスが加 わった状態を維持することを特徴とする成膜方法。

【請求項11】

請求項10において、成膜の終了後に被形成面に自己バイアスが加わった状態 が維持される時間は、雰囲気が入れ代わる時間よりも長いことを特徴とする成膜 方法。

【請求項12】

平行平板型の電極間に高周波放電を起こしてプラズマ気相反応により成膜を行う装置であって、

被形成面に自己バイアスが加わった状態で成膜用のガスの供給を停止し、同時

に放電用のガスを供給することで、成膜の終了後も被形成面に自己バイアスが加 ・ わった状態を維持する機能を有することを特徴とする成膜装置。

【発明の詳細な説明】

[0001]

【発明が属する技術分野】

本明細書で開示する発明は、プラズマCVD法を用いた成膜方法、及び該成膜方法を実施できる成膜装置に関する。

[0002]

【従来の技術】

非晶質珪素膜や酸化珪素膜の成膜方法として、プラズマCVD法が知られている。

[0003]

プラズマCVD法による各種薄膜の成膜においては、成膜時に発生するパーティクルやフレークといった微粒子が問題となる。

[0004]

この微粒子は、

- (1) 成膜を重ねて毎に反応チャンバーの内壁や電極に成膜された反応生成物が、放電の最中に何らかのエネルギーを得て剥がれ落ちたもの。
- (2) 気相中で生成され、薄膜の形成に寄与しなかったもの。

でもって主に構成されている。いずれにせよ上記微粒子は成膜に用いられる原料ガスによる反応生成物である。

[0005]

この微粒子は、成膜される膜に付着し、膜質を著しく低下させる要因となる。

[0006]

この問題を解決するためには、チャンバー内のクリーニング回数を増やすこと が有効である。

[0007]

しかし、たとえ1回の成膜毎にクリーニングを行っても、上記(1)に起因して発生する微粒子の数を減らせるだけで根本的な解決にはならない。

[0008]

しかも、チャンバーのクリーニング回数を増やすことは、生産性を低下させ、 また作業を複雑化することになるので、産業上好ましくない。

[0009]

【発明が解決しようとする課題】

本明細書で開示する発明は、プラズマCVD法により成膜時に発生する微粒子の存在が、成膜される薄膜の膜質に悪影響を与えることを抑制する技術を提供することを課題とする。

[0010]

[発明に到る過程]

上述したような反応生成物でなる微粒子が成膜される膜にどの時点で付着するのかを鋭意追求した結果、微粒子が成膜の終了前後に膜に付着し、膜質に悪影響を与えることが判明した。

[0011]

以下に上記知見を得た過程を示す。一般にプラズマCVD法は、図1に示すような平行平板型の構造を有し、接地電位に保持された一方の電極12上に試料(基板)11が配置され、対向する他方の電極15に高周波電源16が接続された構造を有している。

[0012]

図7に一般的な成膜を行う場合の原料ガスの供給と高周波放電(RF放電)とのタイミング関係を示す。

[0013]

一般に高周波放電によりプラズマが生成されている状態において、図 8 に示すようなバイアス電圧が電極間に加わる。

[0014]

このバイアス電圧は、給電電極15側で大きな負の電圧となり、接地電極12 側で比較的小さな負の電圧となる。

[0015]

一般にチャンバー11内に浮遊する微粒子は、負に帯電する。従って、放電中

においては、電極12から微粒子は反発された状態であり、電極12上に置かれ・ ・ た基板上に微粒子が付着することは少ない。

[0016]

即ち、図7の成膜が行われている最中においては、微粒子が膜に付着するとは 少ない。

[0017]

しかし、放電が終了すると、図8に示すような自己バイアスの印加状態は消滅 し、それ従い微粒子は基板上に舞い下りて来て、被形成面上に付着する。また、 静電気により、基板の表面(被形成面の表面)に微粒子が付着する。

[0018]

【課題を解決するための手段】

本明細書で開示する発明は、上述した放電の終了時点で基板が置かれた電極に加わる自己バイアスが消滅し、そのことに起因して基板の表面に微粒子が付着するという現象に着目したものである。

[0019]

そこで、本明細書で開示する発明では、成膜の終了後も放電が持続するような状態とする。

[0020]

そして、雰囲気中に存在する微粒子が全て排気されてしまった後に放電を停止 させることにより、膜の表面に微粒子が付着することを抑制する。

[0021]

即ち、成膜の終了後に微粒子が排気されてしまうまで、図8に示すような自己 バイアスが形成された状態を維持するようにする。

[0022]

上記の状態を実現するために本明細書で開示する発明では、高周波放電を持続 させた状態において、雰囲気を成膜ガスから放電ガスに切り換える。

[0023]

こうすることで、成膜ガスの供給が終了し、成膜が終了しても放電は持続させ、その間、図8に示すバイアス状態は維持された状態とすることができる。

[0024]

そのしてこの状態をしばらく維持することで、雰囲気中の負に帯電した微粒子 は、基板に付着できない状態で外部に排気させる。

[0025]

そして、微粒子が外部に排気された状態で、即ち雰囲気が入れ代わった状態で 高周波放電を停止させ、さらに放電用のガスの供給を停止する。

[0026]

こうすることで、成膜される膜の表面に微粒子が付着することを防ぐことがで きる。

[0027]

なお、成膜ガスとは成膜される膜の成分を含み、かつ微粒子を構成する成分を 含むガスのこという。

[0028]

成膜ガスの種類としては、珪素膜を成膜するのであれば、シランやジシラン、 硬質炭素被膜を成膜するのであれば、メタンを挙げることをできる。

[0029]

放電ガスとは、それ単体では成膜や微粒子の形成に寄与せず、ただ単に放電が起こりプラズマの形成に寄与するガスのことをいう。放電ガスとしては、水素ガスやヘリウムガスの例を挙げることができる。

[0030]

成膜される膜の種類としては、特に限定されるものでなく、一般的な半導体膜や絶縁膜を挙げることができる。また成膜される膜としては、化合物の膜であってもよい。

[0031]

本明細書で開示する発明の一つは、

成膜ガスを供給した状態で高周波放電を行わせてプラズマを形成し成膜を行わ す第1の段階と、

成膜ガスから放電ガスに切り換えて引き続いて高周波放電を行わせて成膜を従 わないプラズマ形成を行う第2の段階と、 を有することを特徴とする。

[0032]

上記構成において、

第1の段階と第2の段階とで雰囲気中の圧力を一定に保つことは重要である。 これは、プラズマが形成される条件を変化させないようにするためである。

[0033]

例えば、雰囲気の圧力が急激に変化すると、アーク放電のような突発的な放電が発生し、成膜される膜質が大きく損なわれることがある。そのようなことを防ぐために上述したように第1の段階と第2の段階とで雰囲気中の圧力を一定に保つようにする。

[0034]

他の発明の構成は、

成膜ガスを供給した状態で高周波放電を行わせてプラズマを形成して成膜を行う第1の段階と、

成膜ガスから放電ガスに切り換えて引き続いて高周波放電を行わせて成膜を従 わないプラズマ形成を行う第2の段階と、

を行う機能を有する成膜装置であることを特徴とする。

[0035]

この構成において、第1の段階と第2の段階とで雰囲気中の圧力を一定に保つ 機能を有することは重要である。

[0036]

また、他の発明の構成は、

平行平板型の電極間に高周波放電を起こしてプラズマ気相反応により成膜を行 う方法であって、

被形成面に自己バイアスが加わった状態で成膜用のガスの供給を停止し、同時 に放電用のガスを供給することで、成膜の終了後も被形成面に自己バイアスが加 わった状態を維持することを特徴とする気相反応方法であることを特徴とする。

[0037]

また、他の発明の構成は、

平行平板型の電極間に高周波放電を起こしてプラズマ気相反応により成膜を行う装置であって、

被形成面に自己バイアスが加わった状態で成膜用のガスの供給を停止し、同時 に放電用のガスを供給することで、成膜の終了後も被形成面に自己バイアスが加 わった状態を維持する機能を有することを特徴とする成膜装置であることを特徴 とする。

[0038]

【発明の実施の形態】

シランを成膜ガスとしてプラズマCVD法による非晶質珪素膜の成膜において、成膜の終了時にシランガスと水素ガスとを入れ換える。この際、高周波放電は 特続した状態とする。

[0039]

こうすると、被形成面に負の自己バイアスが加わった状態を成膜が終了した後 も維持することができる。そして、負に帯電している反応生成物である微粒子が 雰囲気外に排気されるまで水素ガスによる放電をしばらく続けることで、微粒子 が被形成面に付着することを防ぐことができる。

[0040]

【実施例】

[実施例1]

(成膜装置の説明)

まず、本実施例で利用する成膜装置の概要を説明する。図1に非晶質珪素膜を成膜するためのプラズマCVD装置の概略を示す。

[0041]

この装置は、ステンレスで構成された減圧チャンバー10の内部に一対の平行 平板電極12と15が備えられている。

[0042]

接地電位に接続されている一方の電極12上には基板(試料)11が配置される。また、他方の電極15には、高周波電源16が接続されている。また、図では省略されているが、電極15と高周波電源16との間には、マッチング回路が

配置されている。

[0043]

高周波電源は、必要とする出力の高周波電力を出力する機能を有している。高 周波電力の周波数としては、一般に13.56 MHzが利用される。勿論他の周波数 を利用するのでもよい。ただし、図8に示すような自己バイアスが形成される周 波数であることが必要である。

[0044]

減圧チャンバー10には、その内部にガスを供給するためのガス供給系17、 18が配置されている。

[0045]

ここで、17がシランガスを供給するためのガスラインであり、18が水素ガスを供給するためのガスラインである。

[0046]

減圧チャンバー10には、内部を必要とする減圧状態とするための排気ポンプ 14を備えた排気系13が備えられている。

[0047]

また、図示しないが、減圧チャンバー10には、外部から装置内に基板を搬入 するための扉を備えている。

[0048]

本実施例では、電極として面積が $490 \, \mathrm{cm}^2$ の矩形状のものが配置されている。また、高周波電源 1.6 からは、周波数 13.56 MHz、出力 2.0 Wの高周波電力が図示しないマッチング回路を介して電極 1.5 に供給される。

[0049]

(非晶質珪素膜の成膜方法)

ここでは、本明細書で開示する方法を利用して非晶質珪素膜を成膜する場合の例を示す。

[0050]

まず減圧チャンバーに備えられた図示しない扉を開放し、チャンバー10内に 基板11を搬入する。基板11は、接地電位に接続された電極12上に配置され る。

[0051]

次に図示しない扉を閉鎖し、減圧チャンバー10を密閉状態とする。そして、 排気ポンプ14を動作させて、減圧チャンバー10内を減圧状態とする。

[0052]

ここで、チャンバー内の不純物を排除するために図示しないガス供給系から窒素ガスを供給し、一旦チャンバー内を窒素ガスで充填して、しかる後に減圧チャンバー10内を減圧状態とすることが好ましい。

[0053]

この段階では、チャンバー10内を極力高真空状態とすることが好ましい。

[0054]

次に図2に示すタイミングチャートに従って基板11上に非晶質珪素膜の成膜 を行う。

[0055]

まず、減圧チャンバー10内を超高真空状態(極力排気をした状態)にする。 そして、ガス供給系17からシランガス(SiH₄ガス)を100sccmの流量で供給する。本実施例では、この条件で減圧チャンバー10内の圧力は0.5 Torrとなる。(流量と圧力との関係は、チャンバーの容積や排気ポンプの能力によって異なる)

[0056]

そして、チャンバー10内が所定の圧力になった状態で高周波電源16からの 高周波電力(RF電力)(出力20W)を供給する。

[0057]

髙周波電力の供給を開始する時点を成膜の開始点と見ることができる。

[0058]

成膜の終了は、シランガスの供給を停止させることで行う。ここでは、シランガスの供給を停止させるのと同時に水素ガスの供給をガス系18から行う。

[0059]

水素ガスの供給は、100sccmとする。これは、ガスの切替えに従うチャ

ンバー内の圧力変化を極力小さくするためである。

[0060]

こうすることで放電を持続させた状態 (プラズマを生成させた状態) で成膜を 停止させることができる。

[0061]

本実施例では、ガスの切替えに従う圧力変化が極力ないように切替えタイミングの設定を行う。

[0062]

ここでは、シンガスの停止に従う過渡状態の時間と水素ガスの供給開始に従う 過渡状態の時間とを同じに設定し、さらに両過渡状態が重なるように設定する。 なお、過渡状態に時間は2秒間である。

[0063]

シランガスの供給停止が行われることで成膜は終了する。そして水素ガスによいる放電を所定時間 t 持続させる。

[0064]

このtの値は、チャンバーの容積やガス供給能力、さらに排気系の能力等によって異なる。

[0065]

大事なことは、チャンバー内のガスが入れ代わる時間(これをt'とする)よりもtの値を大きくすることである。即ち、t>t'とすることである。

[0066]

こうすることで、放電を停止させた状態において、雰囲気中に微粒子が存在することがないものとすることができ、成膜された膜の表面に微粒子が付着することを防ぐことができる。

[0067]

上記t>t'で示される関係を守らないと、放電を停止させた後に雰囲気中に 微粒子が浮遊した状態が実現され、膜の表面に微粒子が付着することになる。こ の場合、発明の効果を得ることができなくなる。

[0068]

放電を停止させた後、水素ガスの供給を停止する。こうして成膜の工程が終了 ・ する。

[0069]

図2に示す成膜方法は、成膜停止のタイミングと放電停止のタイミングとをずらしたことに特徴がある。即ち、成膜が終了した後も成膜に影響のないプラズマの形成が持続するように放電を持続させ、図8に示すような自己バイアスが形成されるようにする。

[0070]

こうすることで、成膜の終了後に微粒子が膜に付着することを防止することができる。

[0071]

[実施例2]

本実施例では、実施例1に示した非晶質珪素膜の成膜方法を利用して薄膜トランジスタを作製する工程を示す。

[0072]

図3に本実施例の作製工程を示す。まず図3 (A)に示すようにガラス基板101上に下地膜として酸化珪素膜102をプラズマCVD法により300nmの厚さに成膜する。

[0073]

次に実施例1に示した方法により非晶質珪素膜103を50nmの厚さに成膜する。こうして図3(A)に示す状態を得る。

[0074]

次にレーザー光の照射を行い非晶質珪素膜103を結晶化させる。非晶質珪素 膜の結晶化の方法としては、加熱、加熱と強光照射の組み合わせ、加熱とレーザ 一光照射の組み合わせ、等の方法を利用することができる。

[0075]

次に得られた結晶性珪素膜をパターニングして図3(B)の104で示すパターンを得る。

[0076]

さらにゲイト絶縁膜として機能する酸化珪素膜105をプラズマCVD法により100nmの厚さに成膜する。

[0077]

さらにアルミニウムでなる膜を400nmの厚さにスパッタ法で成膜する。そしてこのアルミニウム膜をレジストマスク107を利用してパターニングする。こうして、106で示すパターンを得る。このパターン106は、後にゲイト電極を形成する基となる。

[0078]

こうして図3(B)に示す状態を得る。次にレジストマスク107を残存させた状態でアルミニウムパターン106を陽極とした陽極酸化を行う。ここでは、電解溶液として3体積%の蓚酸を含んだ水溶液を用い、パターン106を陽極、白金を陰極として陽極酸化を行う。

[0079]

この工程では、レジストマスク107が存在する関係上アルミウムパターン106の側面に陽極酸化膜108が図3(C)に示すような状態で形成される。

[0080]

この陽極酸化膜108の膜厚は400nmとする。この工程で形成される陽極酸化膜108は、多孔質状(ポーラス状)を有したものとして得られる。

[0081]

図3 (C) に示す状態を得たら、レジストマスク107を除去する。そして、 再度の陽極酸化を行う。ここでは、電解溶液として、3体積%の酒石酸を含んだ エチレングリコール溶液をアンモニア水で中和したものを用いる。

[0082]

この工程では、電解溶液が多孔質状の陽極酸化膜108の内部に侵入する関係から、図3(D)の109で示されるように陽極酸化膜が形成される。陽極酸化膜109の膜厚は70nmとする。ここで、110で示されるパターンがゲイト電極となる。

[0083]

この工程で形成される陽極酸化膜109は緻密な膜質を有したものとなる。

[0084]

こうして図3(D)に示す状態を得る。次に図4(A)に示す状態で不純物元素のドーピングを行う。ここでは、Nチャネル型のTFTを作製するためにプラズマドーピング法でもって燐のドーピングを行う。

[0085]

ここでは、燐イオンを含んだプラズマから燐イオンを電界でもって引出し、さらにそれを電気的に加速してドーピングを行うプラズマドーピング法を用いる。 しかし、質量分離を行った後に燐イオンを電気的に加速注入するイオン注入法を ドーピング手段として用いてもよい。

[0086]

このドーピングは、通常のソース及びドレイン領域を形成する条件でもって行う。こうして、図4 (A) に示すように111、115の領域に自己整合的に燐のドーピングが行われる。ここで111がソース領域、115がドレイン領域となる。

[0087]

次に多孔質状の陽極酸化膜108を除去し、図4(B)を状態を得る。そして 、再度燐のドーピングをプラズマドーピング法でもって行う。

[0088]

このドーピングは、先の図4 (A) の状態で行ったドーピングに比較してライトドーピングの条件で行う。

[0089]

この工程において、低濃度不純物濃度領域112、114が自己整合的に形成される。また113の領域がチャネル形成領域として画定する。(図4(B))

[0090]

ここで低濃度不純物濃度というのは、ソース領域111、ドレイン領域115 に比較して、ドーパント(この場合は燐)の濃度が低いという意味である。

[0091]

ドーピングが終了したら、レーザー光の照射を行うことにより、ドーピングが 行われた領域の結晶性の改善とドーピントの活性化とを行う。 [0092]

ここでは、レーザー光の照射を行う例を示すが、強光の照射による方法を用い てもよい。

[0093]

次に図4 (C) に示すように窒化珪素膜116をプラズマCVD法により150nmの厚さに成膜し、さらに酸化珪素膜117をプラズマCVD法により400nmの厚さに成膜する。

[0094]

さらにアクリル樹脂を塗布し、樹脂膜118を成膜する。樹脂膜を利用すると その表面を平坦にできる。アクリル樹脂以外には、ポリイミド、ポリイミドアミ ド、ポリアミド、エポキシ等の樹脂材料を利用することができる。

[0095]

次にコンタクトホールの形成を行い、ソース電極119、ドレイン電極120 を形成する。こうしてTFTが完成する。

[0096]

本実施例では、基板としてガラス基板を用いた例を示した。しかし、他に石英 基板や絶縁膜を成膜した半導体基板や金属基板を用いてもよい。 (これらを総称 して絶縁表面を有する基板という)

[0097]

また、本実施例では、TFTの活性層を構成する半導体膜が結晶性珪素膜である場合の例を示したが、活性層を非晶質珪素膜でもって構成する場合でもあってもよい。

[0098]

また、本実施例では、ゲイト電極にアルミニウムを用いる場合の例を示したが 、他の珪素材料やシリサイド材料、さらには適当な金属材料を用いたものとして もよい。

[0099]

また、本実施例では、ゲイト電極が活性層より上部にあるトップゲイト型のT FTの例を示したが、ゲイト電極が活性層の下側(基板側)にあるボトムゲイト 型のTFTとしてもよい。

[0100]

[実施例3]

本実施例は、実施例1に示す構成をさらに改良した場合の例である。

[0101]

本実施例では、図5に示すタイミングチャートに従って成膜を行う。図5のタイミングチャートにおいて重要なのは、成膜終了後(即ちシランガスの供給停止後)の放電において、放電電力を段階的に小さくしていくことになる。

[0102]

こうすることで、チャンバーの内壁に付着した微粒子が雰囲気中に放出される ことを抑制することができる。また、成膜された膜にプラズマダメージが及ぶこ とを抑制することができる。

[0103]

ここでは、20Wの放電電力を成膜終了後(シランガスの供給停止後)に5Wに低下させる例を示した。

[0104]

放電電力の変化の仕方は、さらに段階的に行ってもよい。また連続的に変化させるのでもよい。また、段階的な変化と連続的な変化とを組み合わせたものとしてもよい。

[0105]

[実施例4]

本実施例は、実施例1に示す構成において、放電の開始に配慮した構成に関する。

[0106]

実施例1で示した図2のようなタイミングで成膜を行った場合、放電の開始と成膜の開始とは一致している。即ち、この場合、放電を開始することにより成膜を開始している。換言すれば、プラズマの生成の開始と同時に成膜が開始されている。

[0107]

しかし、電極の構造等に違いによっては、放電の開始時に放電状態が安定しな 、 い期間が数秒間続く場合がある。

[0108]

この問題を抑制するために本実施例では、まず雰囲気を放電用のガスとし、その状態で放電を行わせる。次にガスを成膜用のガスに切替え、放電を持続させた 状態で成膜を行わせる。

[0109]

非晶質珪素膜を成膜するのでれば、放電用のガスとして、水素を用い、成膜用のガスとしてはシランを用いる。

[0110]

図6に本実施例の成膜を行う場合のタイミングチャートを示す。本実施例においてもガスの切替えに従う雰囲気の圧力変化は、極力小さい方が好ましい。

[0111]

図6に示すようなタイミングで成膜を行うことで、放電開始時のtで示す期間 における放電の不安定性が成膜に影響を与えることを防ぐことができる。

[0112]

図6に示すように本実施例では、成膜の開始直前と成膜の開始直後において、 放電を行わすためだけに(プラズマを生成させるためだけに)放電ガスである水 素ガスの導入を行う。

[0113]

こうすることで、放電の開始時における不安定性が成膜に影響を与えることを 防ぎ、かつ成膜後の微粒子が膜の表面に付着することを防ぐことができる。

[0114]

[実施例5]

本実施例は、DLC膜(ダイヤモンドライクカーボン膜)に代表されるような 硬質炭素膜を成膜する場合の例である。

[0115]

硬質炭素膜の種類としては、DLC膜以外にも多様な種類があり、その分類方法や評価は定まったものがない。そこで、ここでは保護膜や耐摩耗性を有した被

膜として利用される炭素膜を総称して硬質炭素膜ということとする。

[0116]

硬質炭素膜を成膜する場合は、強い自己バイアスを利用して炭素のイオンを被 形成面に叩きつけるようにして成膜を行う方法が利用される。

[0117]

この様な成膜方法では、図1に示すようなプラズマCVD装置の高周波電源16に接続された電極15側に被形成面が配置される。

[0118]

即ち、基板11 (またはそれに代わる基体)は、電極15側に配置される。

[0119]

このような構成においても本明細書で開示する発明は有用である。即ち、図2 に示すようなタイミングチャートに従って成膜を行うことで、成膜された膜の表 面に微粒子が付着することを防ぐことができる。

[0120]

この場合も成膜が終了した後にプラズマの形成に従う自己バイアスが被形成面に加わった状態とし、さらに、チャンバー内の雰囲気が入れ代わった状態で放電を停止させることで、微粒子が被形成面に付着することを防ぐことができる。

[0121]

〔実施例6〕

本実施例は、本明細書で開示する発明を連続成膜を行う場合に利用した場合の例である。

[0122]

多数の成膜チャンバーを直列あるいは並列に連結したマルチチャンバー方式の 成膜装置において、異なる膜を多層に積層する場合には、下地となる膜上に残存 する微粒子の存在が特に問題となる。

[0123]

そこで、例えば実施例 1 に示したような方法を各成膜において実行する。こう することで、上記問題を解決することができる。

[0124]

以上の説明においては、実施例 1 を基本にそのバリエーションを説明した。しかし、各実施例は必要に応じて組み合わすことができる。

[0125]

【発明の効果】

本明細書で開示する発明を利用することで、プラズマCVD法において成膜時 に発生する反応生成物でなる微粒子の存在が成膜される薄膜の膜質に悪影響を与 えることを抑制することができる。

【図面の簡単な説明】

- 【図1】 プラズマCVD装置の概略の構成を示す図。
- 【図2】 ガスの供給と高周波電力(RF)の供給とのタイミングを示す図。
- 【図3】 薄膜トランジスタの作製工程を示す図。
- 【図4】 薄膜トランジスタの作製工程を示す図。
- 【図5】 ガスの供給と高周波電力(RF)の供給とのタイミングを示す図。
- 【図6】 ガスの供給と高周波電力(RF)の供給とのタイミングを示す図。
- 【図7】 従来におけるガスの供給と高周波電力(RF)の供給とのタイミングを示す図。
 - 【図8】 高周波放電中における自己バイアスの状態を示す図。

【符号の説明】

- 10 チャンバー
- 11 基板(試料)
- 12 電極
- 13 排気系
- 14 排気ポンプ
- 15 電極
- 16 高周波電源
- 17 シランガス供給系
- 18 水素ガス供給系
- 101 ガラス基板
- 102 下地膜(酸化珪素膜)

特平 9-140917

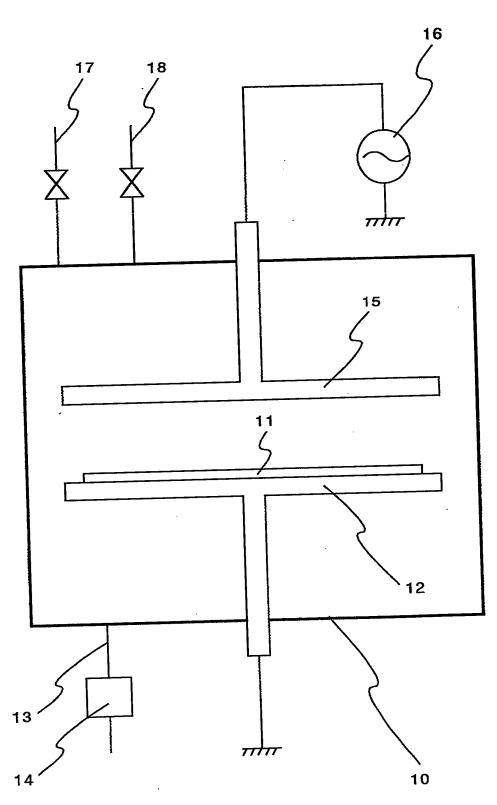
103	非晶質珪素膜
1 0 4	活性層(結晶性珪素膜)
1 0 5	ゲイト絶縁膜
106	アルミニウムパターン
107	レジストマスク
108	多孔質状の陽極酸化膜
109	緻密な膜質を有する陽極酸化膜
110	ゲイト電極
1 1 1	ソース領域
1 1 5	ドレイン領域
1 1 2	低濃度不純物領域
1 1 4	低濃度不純物領域
1 1 3	チャネル形成領域
116	窒化珪素膜
1 1 7	酸化珪素膜
1 1 8	アクリル樹脂膜
119	ソース電極
1 2 0	ドレイン電極

図面

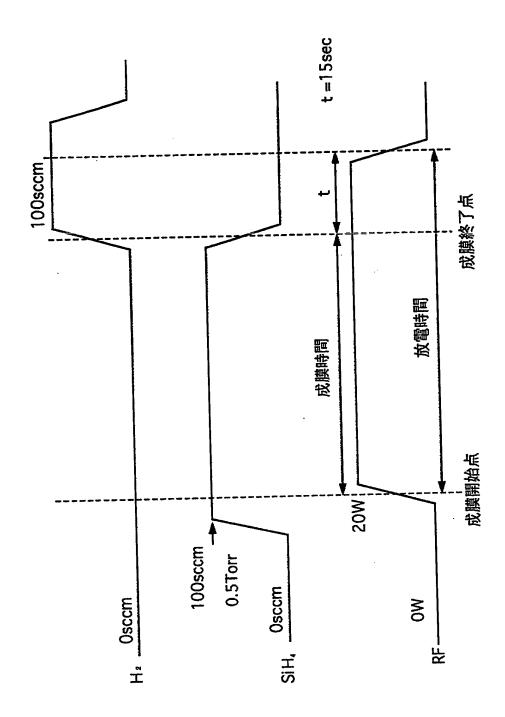
【書類名】

規名】

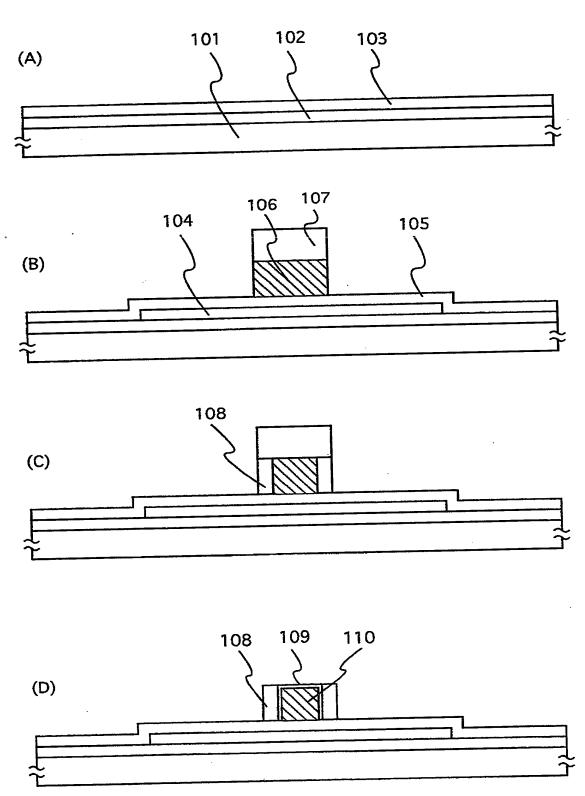
【図1】



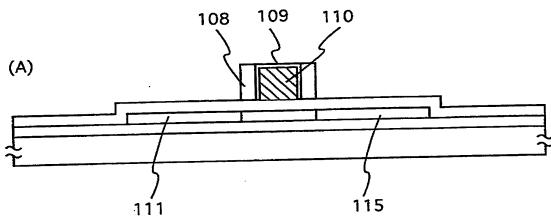
【図2】

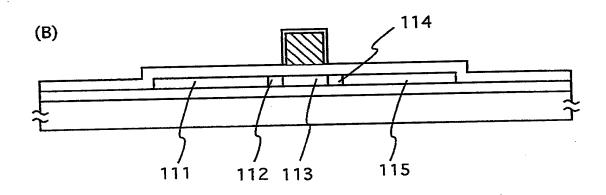


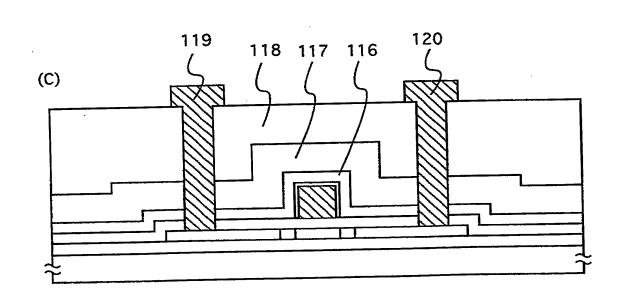
【図3】



【図4】

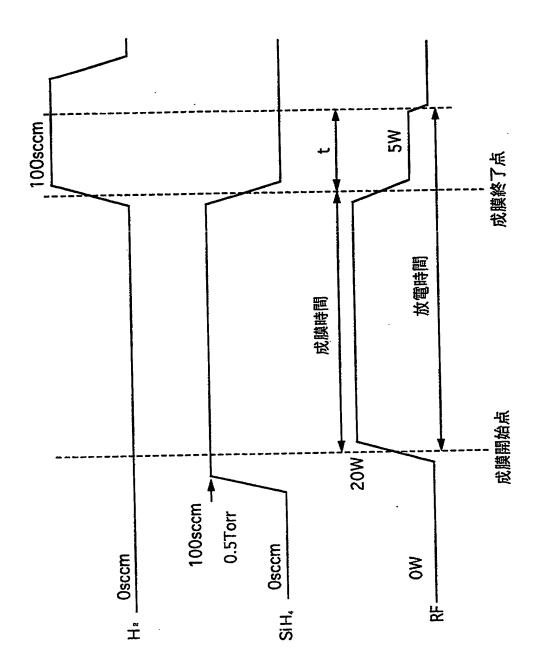




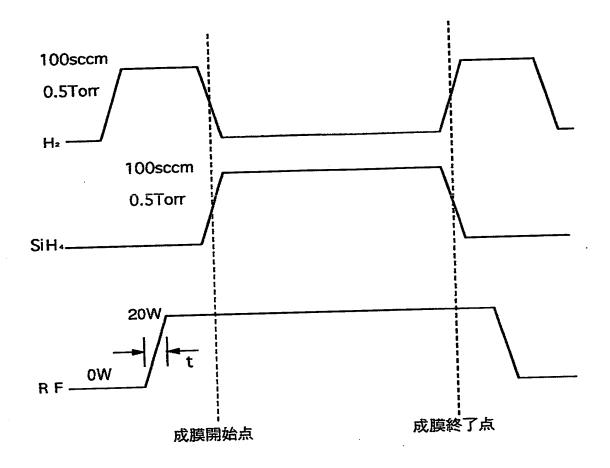


4

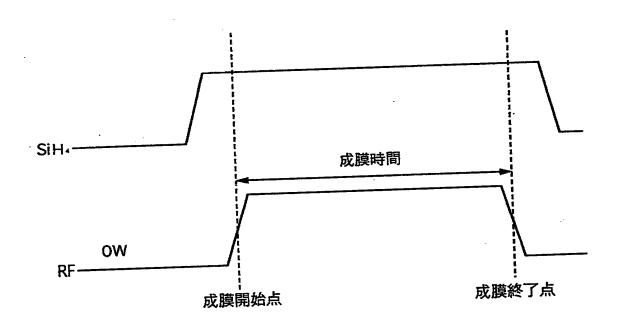
【図5】



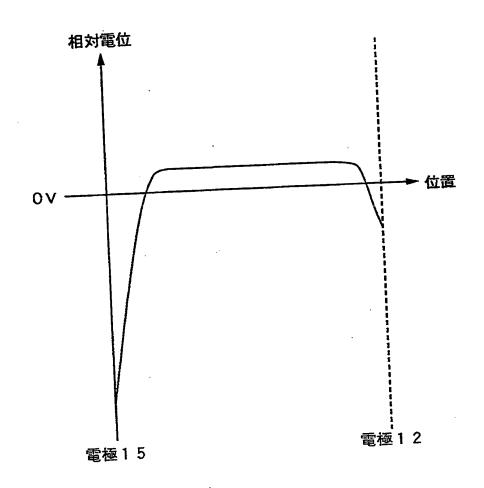
【図6】



[図7]



【図8】



【書類名】 要約書

【要約】

【課題】 プラズマCVD法による成膜において、反応生成物でなる微粒子が膜質に悪影響を与えることを抑制する。

【解決手段】 シランを成膜ガスとしたプラズマCVD法において、高周波放電を持続させた状態において、シランガスの供給を停止し、代わりに放電ガスでなる水素ガスの供給を行う。そして所定の時間水素ガスの分解による成膜を従わないプラズマを形成する。この状態では、被形成面に負の自己バイアスが加わっているので、負に帯電した微粒子は、被形成面に付着しない。そして、雰囲気内の微粒子が排気された状態で放電を停止させる。こうして、被形成面に微粒子が付着しない状態とすることができる。

【選択図】 図2

特平 9-140917

【書類名】

職権訂正データ

【訂正書類】

特許願

<認定情報・付加情報>

【特許出願人】

申請人

【識別番号】

000153878

【住所又は居所】

神奈川県厚木市長谷398番地

【氏名又は名称】

株式会社半導体エネルギー研究所

出 願 人 履 歴 情 報

識別番号

[000153878]

1. 変更年月日

1990年 8月17日

[変更理由]

新規登録

住 所

神奈川県厚木市長谷398番地

氏 名

株式会社半導体エネルギー研究所